**Acertei a 2, 3, 5, 7, 8, 9, 10 a 1 eu não sei o que aconteceu, eu acho que ele excluiu, deve ter algo errado.**

**Arquitetura2** 77.78% (7/9)

**1.** Os processadores são fabicados hoje possuem um os mais 

núcleos, com um dispositivo que pemite eles lerem softwares

escitos com os dois tipos diferentes de instuções. Assinale qual

o dispositivo que possibilidade isso:

**A** Decodificador e Unidade de Controle;

**B** Unidade Aitmético-Lógica e Unidade de Controle;

**C** Hardware e Software;

**D** Emulador X86;

**E** Hard e Ease.

**2.** Todo hardware de processador tem embutido uma programação 

básica chamada instução de máquina. Esta programação é

predefinida pelo fabicante do processado ou o fabicante utiliza

instuções padronizas para tonar seu processador compatível

com os softwares mais populares do mercado. Assinale a

altenativa que se refere aos dois padrões mais utilizados em

microprocessador no mercado de hoje:

**A** Seial e Paralelo;

**B** RISC e CISC;

**C** Operando e Operador;

**D** Master e Slave;

**E** UAL e UC.

**3.** A unidade central de processamento possui duas funções bem definidas, no qual ela manipular todos os programas que a máquina possa realizar. Assinale a altenativa que indique estas funções: 

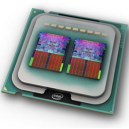
**A** Pipeline e Inteupção;

**B** Processamento e Controle;

**C** RI e UAL;

**D** REM e RDM;

**E** UC e Decodificador de Instução;

**4.** Segundo HWANG podemos definir paralelismo como “uma foma eficiente do processamento de infomação com ênfase na exploração de eventos concorentes no processo computacional”. O paralelismo possui três tipos. Assinale a altenativa que coresponde os tipos de paralelismo: 

**A** Espacial assíncrono, síncrono e temporal

**B** Espacial seie, paralelo e multiplexado

**C** kenel, múltiplos e núcleo;

**D** Pipeline,fracamente acoplado e fotemente acoplado; **E**

**E** Multiprocessador, multicomputador e multiredes.

**5.** Assinale a altenativa coreta e relação a ordem das funções da CPU 

1 Reiniciar o processo apanhando nova instução;

2 Buscar os dados onde estiverem amazenados, para trazê-los até a CPU;

3 Executar efetivamente a operação com os dados e guardar o resultado no local definido;

4 Buscar uma instução na memóia;

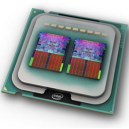
5 Interpretar que operação a instução está explicitando. **A** 14523

**B** 45231

**C** 45312

**D** 51243

**E** Todas estão eradas.

**6.** Multicomputadores: difíceis de serem constuídos mas fáceis de serem programados; 

Multiprocessadores: fáceis de serem constuídos mas difíceis de serem programados;

**V** Verdadeiro

**F** Falso

**7.** Qual a técnica de implementação de processadores que pemite a sobreposição temporal de diversas fases de execução de instuções, ou em outras palavras, é uma técnica de projeto onde o hardware processa mais de uma instução de cada vez sem esperar que uma instução temine antes de começar a outra; 

**A** Pipeline

**B** Inteupção de Maquina

**C** Execução pivilegiada

**D** Hyper-Threading

**8.** Assinale a altenativa que coresponde o sinal oiginado em algum dispositivo físico, que faz com que a UCP suspenda a execução do programa que vinha executando e passe a executar uma rotina específica. 

**A** Inteupção

**B** Pipeline

**C** Instução de Maquina

**D** Função paralela.

**9.** Qual a técnica utilizada em processadores para aumentar a velocidade da CPU se aumentar a do clock(relógio), para de a CPU pode-se ter desempenho mais rápido que os outros componentes do computador? 

**A** Hetz;

**B** Pipeline;

**C** Multiplicador;

**D** Ciclo de Maquina;

**E** Decodificador;

**10.** Na descição de um processador há sempre um número acompanhado por uma unidade de medida que define a velocidade do relógio que é um gerador de pulsos eletrônicos cuja função é chamada de ciclo. Qual dos itens abaixo é a unidade de medida do relógio (clock) do processador: 

**A** Ciclo;

**B** Hetz;

**C** Byte;

**D** Bit;

**E** Mega;